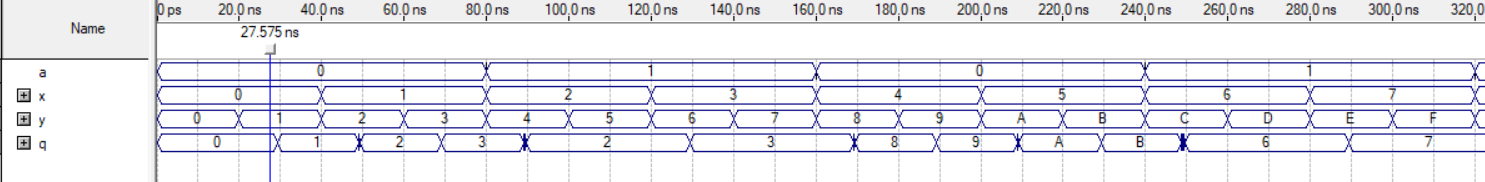
Рисунок 1 – Задание 4.1. Временные диаграммы



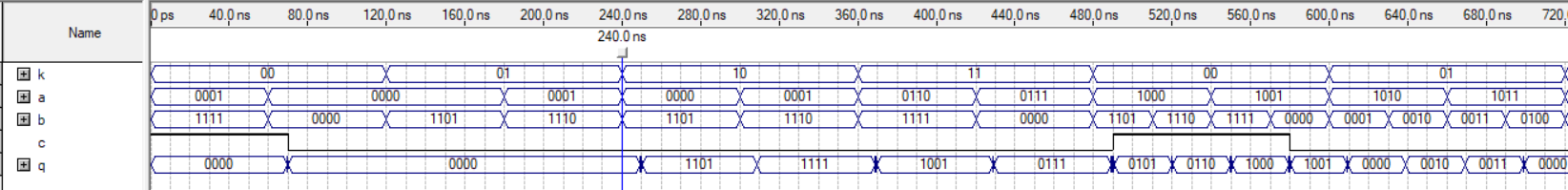
Рисунок 2 – Задание 4.2. Временные диаграммы

Рисунок 3 – Задание 4.3. Временные диаграммы

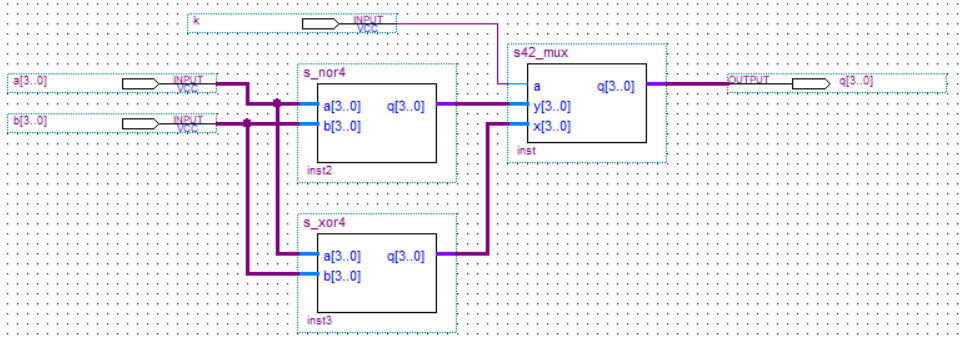
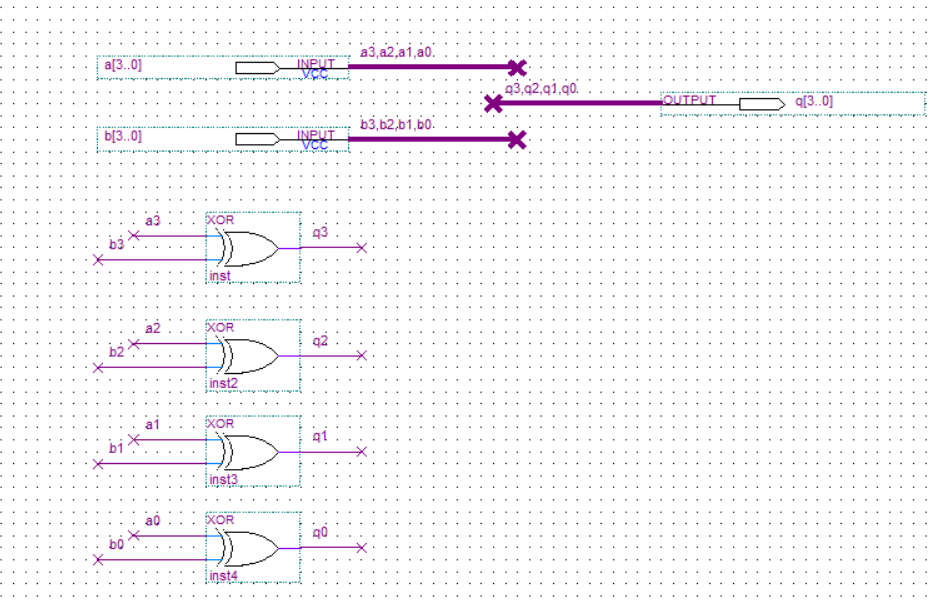
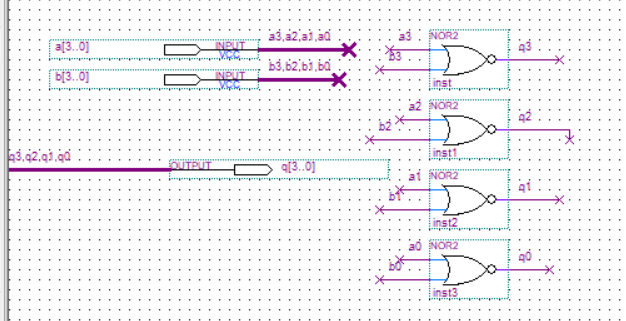


Рисунок 4 – Задание 4.4. Схема устройства

Рисунок 5 – Задание 4.4. Схема модуля xor



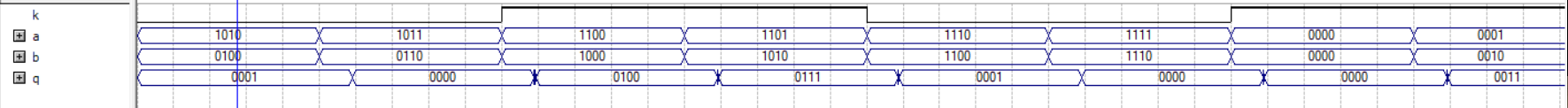
Рисунок 6 – Задание 4.4. Схема модуля nor

Рисунок 7 – Задание 4.4. Временные диаграммы